

ACHSINTERFACE – E•CONTROL LBM ARI01

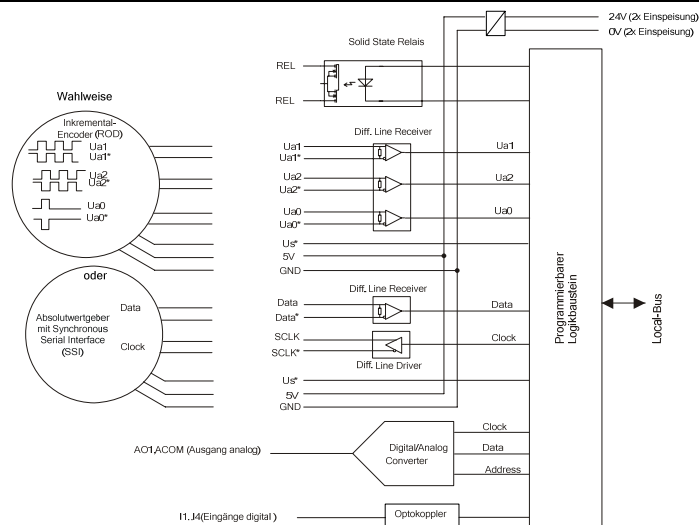


Funktionsbeschreibung

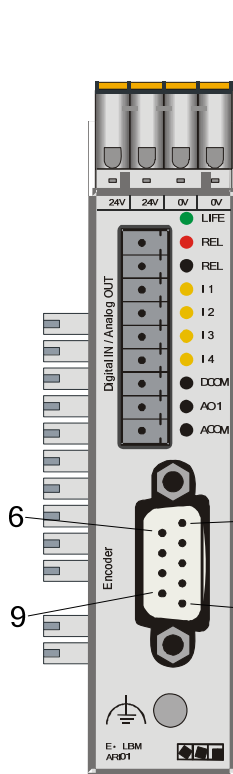
Das E•CONTROL LBM ARI01 ist ein Achsrechner-Interface-Modul für den Local-Bus mit den folgenden Eigenschaften:

- ▶ 1 RS-422 Encoder-Interface für 32 Bit Incremental Encoder Interface (ROD) mit 4-fach Auswertung oder 32 Bit Synchroner Serial Interface (SSI) für Absolutwertgeber
- ▶ 1 analoger Ausgang mit 16 Bit Auflösung, $\pm 10V$, max. 10 mA
- ▶ 4 digitale 24 VDC-Eingänge, z. B. für Endschalter, Referenzschalter und Triggersignale
- ▶ Eingang I4 zusätzlich als schneller Triggereingang mit 500 kHz Grenzfrequenz nutzbar
- ▶ 1 Solid State Relais, max. 60 V / 1,8 A, z.B. für Reglerfreigabe
- ▶ 4 Leds zur Zustandsanzeige der digitalen Eingänge, 1 LED zur Zustandsanzeige des Relaisausgangs
- ▶ LIFE Led zur Funktionsanzeige
- ▶ Automatische Konfiguration der Moduladresse
- ▶ Ultra kompaktes Design

Blockschaltbild



Anschlussbild und Klemmenbelegung für E·CONTROL LBM ARI01



4-polige Klemme

Anschluss

24 V
0 V

Funktion

2 x Einspeisung 24 VDC Prozessspannung, intern verbunden
2 x Einspeisung 0 V Prozessspannung, intern verbunden

9-polige Klemme

Anschluss

I 1 bis I 4
DCOM
AO 1
ACOM
REL

Funktion

4 x digitaler Eingang
Masse für digitale Eingänge
1 x analoger Ausgang
Masse für analogen Ausgang
2 x Anschluss für Kontakt des Solid State Relais

Sub-D-Stecker, 9-polig (Encoder)

| Pin | Signale im Inkrementalencoder-Mode | Signale im SSI-Mode |
|-----|------------------------------------|-------------------------------|
| 1 | Ua0 | Nc (No connection, unbenutzt) |
| 2 | Ua0* | Nc (No connection, unbenutzt) |
| 3 | Ua1 | Data |
| 4 | Ua1* | Data* |
| 5 | Ua2 | SCLK |
| 6 | Ua2* | SCLK* |
| 7 | Us* | Us* |
| 8 | 5 V | 5 V |
| 9 | GND | GND |

Technische Daten

Elektrischer Anschluß

- ▶ Versorgungsspannung: typ. 24 VDC (19 .. 30 VDC), über externen Steckverbinder
typ. 5 VDC (4,75 .. 5,25 VDC), über Local-Bus
- ▶ Stromaufnahme: 5 VDC / max. 132 mA über Local-Bus, 24 VDC / max. 50 mA ohne Geber

Schnittstellen

- ▶ ROD Interface: RS-422, Eingangsfrequenz max. 2,5 MHz an 120 Ohm
- ▶ SSI Interface: RS-422, Baudrate 62,5 kHz bis 500 kHz an 120 Ohm
- ▶ digitale Eingänge: 24 VDC, max. 11 mA bei 30V Eingangssignal,
- ▶ Grenzfrequenz: 1 kHz, Eingang I4 als schneller Triggereingang 500 kHz
- ▶ analoger Ausgang: ± 10 V, max. 10 mA, 16 Bit Auflösung
- ▶ Solide State Relais: max. 60 V / 1,8 A (AC / DC)
- ▶ Versorgung Geber: 5 VDC / max. 350 mA, kurzschlussfest

Allgemeines

- ▶ Abmessung: B 22,5 x H 100 x T 115 mm
- ▶ Temperaturbereich: -20 °C bis +70 °C; Transport und Lagerung
+0 °C bis +50 °C; Betrieb
- ▶ Relative Luftfeuchte: 10 bis 95 %, nicht kondensierend
- ▶ Schutzart: IP20
- ▶ Normen und Vorschriften: EG-Konformitätserklärung gemäß
 - ▶ 89/336/EWG EMV-Richtlinie
 - ▶ 73/23/EWG Niederspannungsrichtlinie